

ELETRÔNICA DIGITAL - CRONOGRAMA

DATA	Teórica/Prática	CONTEÚDO MINISTRADO (TEÓRICO / PRÁTICO)
06/02/2024	Teórica (2 aulas)	Apresentação da disciplina e conceitos básicos de sistemas digitais
09/02/2024	Teórica (2 aulas)	Sistemas de numeração: Decimal, octal, hexadecimal e binário
13/02/2024	-	Feriado: Carnaval
16/02/2024	Teórica (2 aulas)	Aritmética binária (Soma, subtração e multiplicação)
20/02/2024	Teórica (2 aulas)	Aritmética binária (Soma, subtração e multiplicação)
23/02/2024	Teórica (2 aulas)	Portas lógicas (AND, OR e NOT, NOR, NAND e XOR) - Apresentação das Famílias de Circuitos Integrados (TTL e MOS)
27/02/2024	Prática (2 aulas)	Prática: Portas lógicas OR, AND, NOT, NOR e NAND utilizando transistores
01/03/2024	Prática (2 aulas)	Prática: Portas lógicas OR, AND, NOT, NOR e NAND utilizando transistores
05/03/2024	Prática (2 aulas)	Prática: Portas lógicas OR, AND, NOT, NOR e NAND utilizando circuitos integrados
08/03/2024	Teórica (2 aulas)	Álgebra de Boole: Postulados e teoremas
12/03/2024	Teórica (2 aulas)	Álgebra de Boole: Aplicação de propriedades algébricas (comutativa, associativa e distributiva)
15/03/2024	Teórica (2 aulas)	Revisão para a Primeira Avaliação Parcial (AV1)
19/03/2024	-	Feriado estadual: São José
22/03/2024	Teórica (2 aulas)	Aplicação da Primeira Avaliação Parcial (AV1)
26/03/2024	Teórica (2 aulas)	Devolutiva da Avaliação e projetos de circuitos lógicos combinacionais (Método de soma-de-produtos)
29/03/2024	-	Feriado nacional: Sexta feira santa
02/04/2024	Teórica (2 aulas)	Projetos de circuitos lógicos combinacionais (Método de soma-de-produtos)
05/04/2024	Teórica (2 aulas)	Projetos de circuitos lógicos combinacionais (Método do mapa de Veitch-Karnaugh)
09/04/2024	Teórica (2 aulas)	Projetos de circuitos lógicos combinacionais (Método do mapa de Veitch-Karnaugh)
12/04/2024	Teórica (2 aulas)	Resolução de Exercícios: Simplificação algébrica
16/04/2024	Teórica (2 aulas)	Circuitos lógicos combinacionais (Codificadores e decodificadores)
19/04/2024	Prática (2 aulas)	Prática: Circuitos lógicos combinacionais (Codificadores e decodificadores)
23/04/2024	Prática (2 aulas)	Prática: Circuitos lógicos combinacionais (Codificadores e decodificadores)
26/04/2024	Teórica (2 aulas)	Circuitos lógicos combinacionais (Multiplexadores e demultiplexadores)
30/04/2024	Prática (2 aulas)	Prática: Circuitos lógicos combinacionais (Multiplexadores e demultiplexadores)
03/05/2024	Prática (2 aulas)	Prática: Circuitos lógicos combinacionais (Multiplexadores e demultiplexadores)
07/05/2024	Teórica (2 aulas)	Revisão para a Segunda Avaliação Parcial (AV2)
10/05/2024	Teórica (2 aulas)	Aplicação da Segunda Avaliação Parcial (AV2)
14/05/2024	Teórica (2 aulas)	Devolutiva da Avaliação e circuitos lógicos sequenciais (Latch RS)
17/05/2024	Teórica (2 aulas)	Circuitos lógicos sequenciais (Flip-flops RS e D)
21/05/2024	Teórica (2 aulas)	Circuitos lógicos sequenciais (Flip-flops JK e T)
24/05/2024	Prática (2 aulas)	Prática: Aplicação de latch RS com NE555
28/05/2024	Prática (2 aulas)	Prática: Aplicação de latch RS com NE555
31/05/2024	Teórica (2 aulas)	Contadores assíncronos crescentes e decrescentes
04/06/2024	Teórica (2 aulas)	Contadores síncronos crescentes e decrescentes
07/06/2024	Prática (2 aulas)	Prática: Contadores assíncronos
11/06/2024	Prática (2 aulas)	Prática: Contadores assíncronos
14/06/2024	Prática (2 aulas)	Prática: Contadores assíncronos
18/06/2024	Teórica (2 aulas)	Revisão para a Terceira Avaliação Parcial (AV3)
21/06/2024	Teórica (2 aulas)	Aplicação da Terceira Avaliação Parcial (AV3)
25/06/2024	Teórica (2 aulas)	Reposição de avaliações
28/06/2024	Teórica (2 aulas)	Aplicação de Avaliação Final (AVF)